

(19) 世界知的所有権機関  
国際事務局



(43) 国際公開日  
2005 年 6 月 23 日 (23.06.2005)

PCT

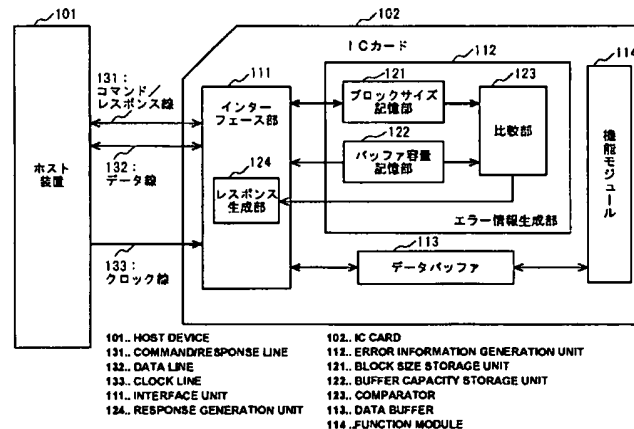
(10) 国際公開番号  
WO 2005/057400 A1

- (51) 国際特許分類<sup>7</sup>: G06F 3/06, 13/38, G06K 17/00, 19/00 (72) 発明者; および  
(21) 国際出願番号: PCT/JP2004/017724 (75) 発明者/出願人(米国についてのみ): 中村 清治 (NAKA-MURA, Seiji). 足立 達也 (ADACHI, Tatsuya). 岩田 和也 (IWATA, Kazuya). 加藤 勇雄 (KATO, Isao).  
(22) 国際出願日: 2004 年 11 月 29 日 (29.11.2004)  
(25) 国際出願の言語: 日本語 (74) 代理人: 東島 隆治 (HIGASHIMA, Takaharu); 〒5300001 大阪府大阪市北区梅田 3 丁目 2-1 4 大弘ビル ヒガシマ特許事務所 Osaka (JP).  
(26) 国際公開の言語: 日本語  
(30) 優先権データ: 特願2003-410840 2003 年 12 月 9 日 (09.12.2003) JP (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,  
(71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).

[続葉有]

(54) Title: ELECTRONIC DEVICE, CONTROL METHOD THEREOF, HOST DEVICE, AND CONTROL METHOD THEREOF

(54) 発明の名称: 電子装置、その制御方法、ホスト装置及びその制御方法



(57) Abstract: There is provided an electronic device for transmitting error information on block size setting to a host device without complicating design of the host device. A control method of the electronic device is also disclosed. The electronic device includes: an interface unit for transmitting/receiving a command, a response, and data to/from the host device and performing multi-block transfer if the data has length greater than a predetermined value; a data buffer; and a storage unit for storing the block size information. The interface unit receives the block size setting command transmitted from the host device. When the block size data is greater than the data buffer capacity, the interface unit transmits a response containing error information indicating that the block size cannot be accepted at a moment which is in a predetermined relationship with the block size setting command.

(57) 要約: ホスト装置の設計を複雑にすることなく、ブロックサイズの設定に関するエラー情報をホスト装置に送信する電子装置及びその制御方法を提供する。本発明の電子装置は、ホスト装置との間でコマンド、レスポンス、データを送受信し、データが所定以上の長さを有する場合はマルチブロック転送を行うインターフェース部と、データバッファと、ブロックサイズの情報を記憶する記憶部と、を有し、

[続葉有]



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,  
UZ, VC, VN, YU, ZA, ZM, ZW.

(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE,  
SN, TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

インターフェース部は、ホスト装置の送信したブロックサイズ設定コマンドを受信し、そのブロックサイズがデータバッファの容量よりも大きい場合にブロックサイズ設定コマンドと所定の関係にある1つの時点でそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信する。